

US3109 - Conception en VHDL

Présentation

Programme

Contenu

- Maîtriser un langage de description matériel
- Utiliser des outils de simulation
- Concevoir un design modulaire hiérarchique
- Evaluer l'impact de la conception sur la consommation et la puissance dissipée
- Optimiser le rapport surface / performance

Mis à jour le 01-09-2011



Code : US3109

Unité spécifique de type cours

6 crédits

Responsabilité nationale :

EPN03 - Electroniques,
électrotechnique, automatique et
mesure (EEAM) / 1

Contact national :

Institut de technologie

I-459, 21 0 35, 292 Rue Saint
Martin

75003 Paris

01 58 80 86 96

Béatrice Bégly

beatrice.begly@cnam.fr