

US311A - Mise en oeuvre de FPGA/CPLD

Présentation

Programme

Contenu

- Mettre en œuvre une chaîne de CAO (Xilinx, Altera...)
- Réaliser un design d'essai sur FPGA/CPLD et le tester
- Mettre en œuvre des mémoires (FIFO, SRAM, ...) et des convertisseurs (CAN/CNA)

Mis à jour le 01-09-2011



Code : US311A

Unité spécifique de type cours

3 crédits

Responsabilité nationale :

EPN03 - Electroniques,
électrotechnique, automatique et
mesure (EEAM) / 1

Contact national :

Institut de technologie

I-459, 21 0 35, 292 Rue Saint
Martin

75003 Paris

01 58 80 86 96

Béatrice Bégly

beatrice.begly@cnam.fr